

به نام خدا

گزارش کار آزمایشگاه الکترونیک 1

نویسنده:

طه فلاح

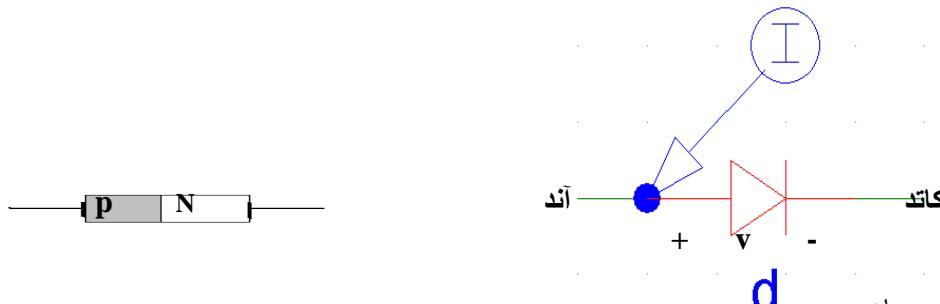


آزمایش اول:

بررسی مشخصه انتقالی دیود:

تئوری آزمایش:

دیود پیوندی در واقع یک پیوند $N-P$ است که به دو سر آن دو قطعه سیم فلزی جهت اتصال به مدار خارجی تعییه گردیده و مجموعه در داخل یک پوشش مناسب قرار داده شده است. سر طرف P را قطب مثبت یا آند و سر طرف N را قطب منفی یا کاتد می‌دانیم پیوند دو بلور N, P دارای خاصیت یکسو-کنندگی جریان است.



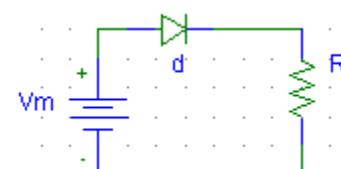
مشخصه ولتاژ-جریان:

در بایاس مستقیم دیود، اگر ولتاژ دو سر دیود را به تدریج از صفر افزایش دهیم در ابتدا جریان کمی از مدار عبور خواهد کرد. همین که ولتاژ به مثبت به حد معینی (در حدود ولتاژ تماس پیوند $N-P$) رسید جریان شروع به افزایش می‌نماید. این ولتاژ حدی را ولتاژ آستانه هدایت دیود گویندو با $V\gamma$ نشان می‌دهند. برای ولتاژ‌های بزرگتر از $V\gamma$ به ازای تغییرات کوچکی در ولتاژ، جریان به شدت افزایش می‌یابد.

در بایاس معکوس دیود، با افزایش ولتاژ معکوس، حاملهای افلاحت بیشتری شروع به حرکت نموده و جریان افزایش می‌یابد تا به اشباع می‌رسد (I_s). پس از آن تغییر ولتاژ تا حد معینی (حد شکست) تغییری در جریان ایجاد نمی‌کند. اندازه جریان اشباع معکوس در دیودهای ژرمانیوم در حدود میکرو آمپر و در دیودهای سیلیکون در حدود چند نانو آمپر می‌باشد.

انجام آزمایش:

الف) برای مشاهده منحنی $V-I$ دیود مداری طراحی کنید که حداقل جریان عبوری از دیود $10mA$ باشد، مدار را بسته و شکل موج را روی صفحه اسیلوسکوپ مشاهده کنید.
با انتخاب $R=1k\Omega$ ، $V_m=10.5V$ داریم:

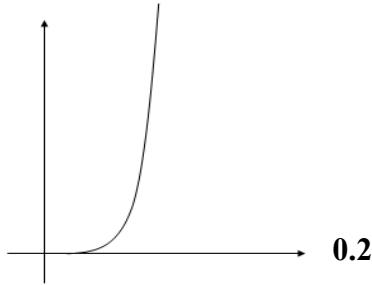


$$V_m = V\gamma + RI$$

تئوری

$$\Rightarrow V\gamma = 10.5 - 1k \times 10m$$

$$\Rightarrow V\gamma = 0.5$$



از لحاظ عملی بر روی اسیلوسکوپ (مطابق نمودار) مقدار $V\gamma=0.2$

- در دیود معمولی ولتاژشکست نداریم و I_s در حد میکرو آمپر است که در اسیلوسکوپ دیده نمی شود.

ب- تغییرات ولتاژدیود به ازای تغییرات جریان از 0.5mA تا 10mA چقدر است؟

عبور جریان کمتر از دیود $V\gamma$ را افزایش می دهد، و در بایاس موافق می توان به جای دیود یک منبع dc با مقدار $V\gamma$ و یک مقاومت r_d جایگزین کرد.



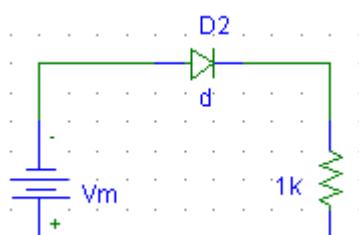
ج) میزان جریان معکوس دیود را اندازه گیری کنید، جریان تابع کدامیک از مشخصات مداری و محیطی می باشد؟ علت اختلاف آن با مقدار تئوری در چیست؟

$$I_D = I_s(e^{Vd/Vt} - 1)$$

V	5	7	9	11
$I_s(\mu A)$	0.1	0.2	0.2	0.2

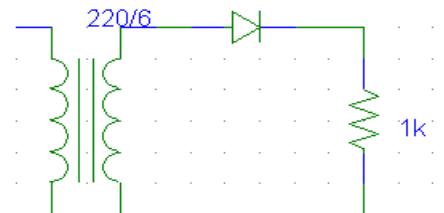
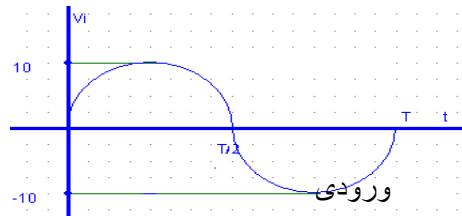
عملی

در این قسمت منبع V_s را به صورت عکس حالت قبلی در مدار قرار می دهیم، یعنی از بایاس معکوس استفاده می کنیم. جریان دیود به نوع دیود $V\gamma$ و مقدار دما بستگی دارد.
علت اختلاف با مقدار تئوری به دلیل خطاهای ناشی از وسائل اندازه گیری مانند اسیلوسکوپ، سیگنال ژنراتور، مقاومت می باشد و همچنین دمانیز یکی از عوامل ایجاد خطای باشد.

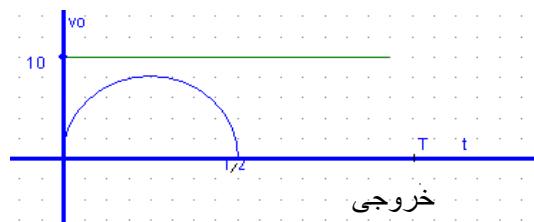


کاربرد دیود به عنوان یکسو ساز:

(الف) مدار زیر را بسته و شکل موجهای خروجی و ولتاژ دیود را مشاهده و تفسیر کنید.



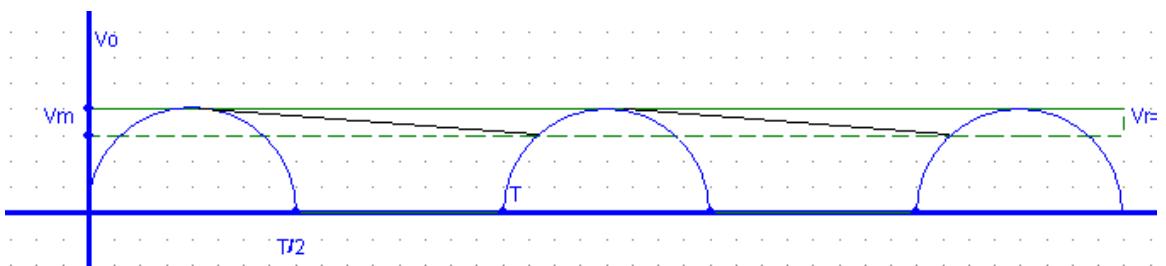
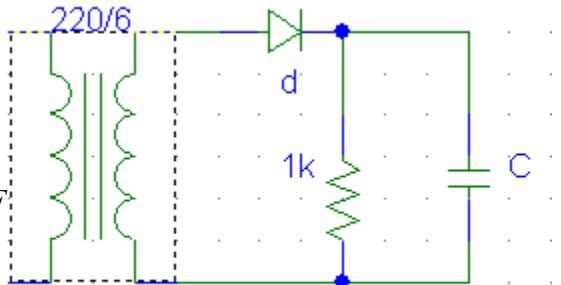
در نیم سیکل مثبت دیود روشن و $V_o = V_{in} - 0.7$
در نیم سیکل منفی دیود خاموش و $V_o = 0$



(ب) برای آنکه شکل موج خروجی صاف شود در خروجی از یک خازن استفاده کنید.

$$V_m = V_\gamma + RI$$

$$V_r = \frac{V_m}{fRc} \Rightarrow \frac{15}{100} V_m = \frac{V_m}{fRc} \xrightarrow{f=50} c = 133 \mu F$$



اسیلوسکوپ

$$V_r = 0.3 \times 5 = 1.5 \Rightarrow \frac{V_r}{V_m} = \frac{1.5}{10} = 0.15 \Rightarrow \text{نتوری = عملی}$$

ج) برای کاهش ریپل خروجی چه راه حلی به نظرتان می‌رسد؟

با توجه به اینکه تغییر مقدار فرکانس در اختیار ما نیست می‌توان با تغییر مقدار خازن، Vr را تغییر داد
با توجه به فرمول ریپل داریم:

$$Vr = \frac{Vm}{fRc}$$

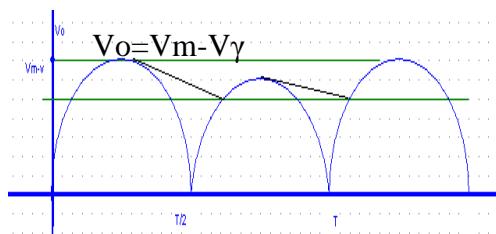
اگر مقدار خازن را افزایش دهیم ریپل خروجی کاهش می‌یابد.

آزمایش دوم:

منبع تغذیه DC (یکسو ساز تمام موج)

--- شکل موج خروجی را روی صفحه اسیلوسکوپ مشاهده کرده و توضیح دهید.

ترانس سه سر:

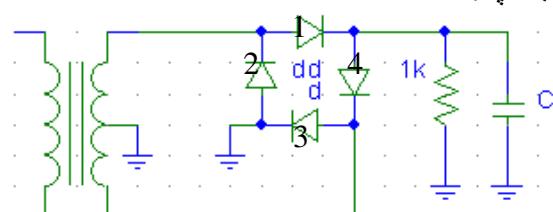
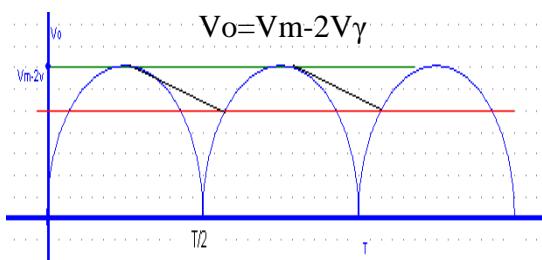


$$Vm = 9.5 \Rightarrow Vrms = \frac{\sqrt{2}}{2} Vm = 8$$

$$PIV \geq 2Vm$$

ایراد: استفاده از سه ترانس

شبکه پل:



ایراد: کاهش $2 \times Vm$ به اندازه $V\gamma$

$$Vm = 8.8 \Rightarrow Vrms = \frac{\sqrt{2}}{2} Vm = 6.1$$

$$PIV \geq Vm$$

--- اختلاف در مدار فوق از لحظه دامنه ولتاژ جریان چیست؟ در هر سیکل کدامیک از دیودها روشن است؟

شبکه پل:

$$Idc=5mA, Iac=5mA$$

ترانس سه سر:

$$Idc=5mA, Iac=3mA$$

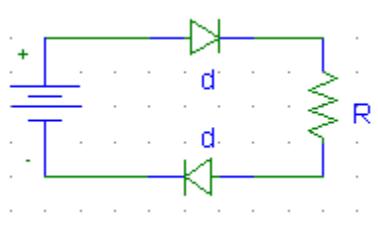
نیم سیکل مثبت:
D1,D3=on
نیم سیکل منفی:
D2,D4=on

نیم سیکل مثبت:
D1:on
نیم سیکل منفی:
D2:on

--- مقدار خازن خروجی چهت تصحیح خروجی با دامنه ی ریپل 15% دامنه کل ولتاژ خروجی و برای جریان محاسبه کنید، مقدار خازن محاسبه شده با حالت یکسو ساز نیم موج چه تفاوتی دارد؟ mA50

از دید اسیلوسکوپ:

$$\text{عملی} \Rightarrow \frac{Vr}{Vm} = \frac{1.5}{8.8} = 17\%$$



$$Vm = 2V\gamma + RI \Rightarrow R = \frac{8.5 - 1.4}{0.05} = 142\Omega$$

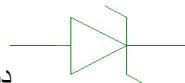
$$Vr = \frac{Vm}{2fRC} \Rightarrow \frac{15}{100}Vm = \frac{Vm}{2 \times 50 \times 142 \times c} \Rightarrow c = 46.9\mu F$$

ریپل خروجی در یکساز تمام موج کمتر از نیم موج می باشد
با توجه به فرمول نیز چون در فرمول ریپل تمام موج مخرج بزرگتر شده پس مقدار ریپل کاهش می یابد.

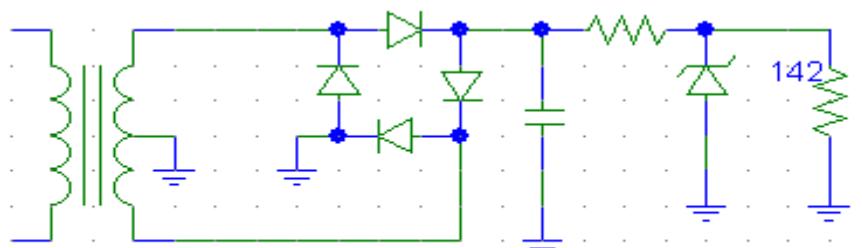
$$Vr = \frac{Vm}{fRC} \quad \text{نیم موج:}$$

$$Vr = \frac{Vm}{2fRC} \quad \text{تمام موج:}$$

ثبتیت ولتاژ بوسیلهٔ دیود زنر:



در مدارات مشخص می شود و عموماً به صورت معکوس در مدارات استفاده می شود.
از دیود زنر می توان به عنوان ثابتیت کنندهٔ ولتاژ استفاده کرد.



--- دیود مورد استفاده دارای ولتاژ معکوس 6.2 ولت و دارای تحمل توان 0.5 وات است، با توجه به این مشخصات را برای ماکزیمم جریان در خروجی محاسبه کنید.

$$\frac{Vin_{max} - Vz}{Iz_{max} + Il_{min}} \leq Rs \leq \frac{Vin_{min} - Vz}{Iz_{min} + Il_{max}}$$

$$Vz=6.2$$

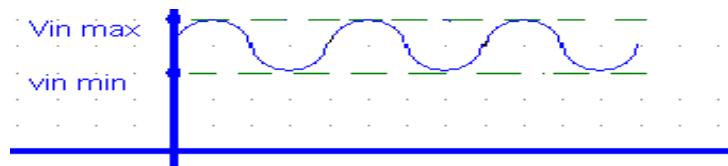
$$Vin_{min} = \frac{5 \times 3}{\sqrt{2}} = 10.7$$

$$Vin_{max}=12.4$$

$$Iz_{max}=0.5/6.2=80mA \quad Iz_{min}=5mA \quad Il_{min}=0 \quad Il_{max}=6.2/142=40mA$$

$$\Rightarrow 74 \leq R_s \leq 100 \Rightarrow R_s = 82\Omega$$

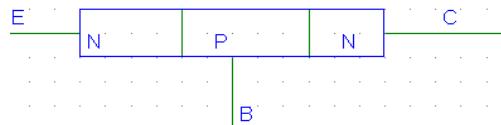
$$V_r = 2 = \frac{V_m}{2fRC} \Rightarrow c = 731$$



آزمایش سوم:

آشنایی اولیه با ترانزیستور و بررسی مشخصه های الکتریکی آن

---) پایه های C,E,B ترانزیستور نوع آن را شناسایی کنید.
ترانزیستور از دو دیود تشکیل شده است و دارای دو نوع می باشد: npn,pnp

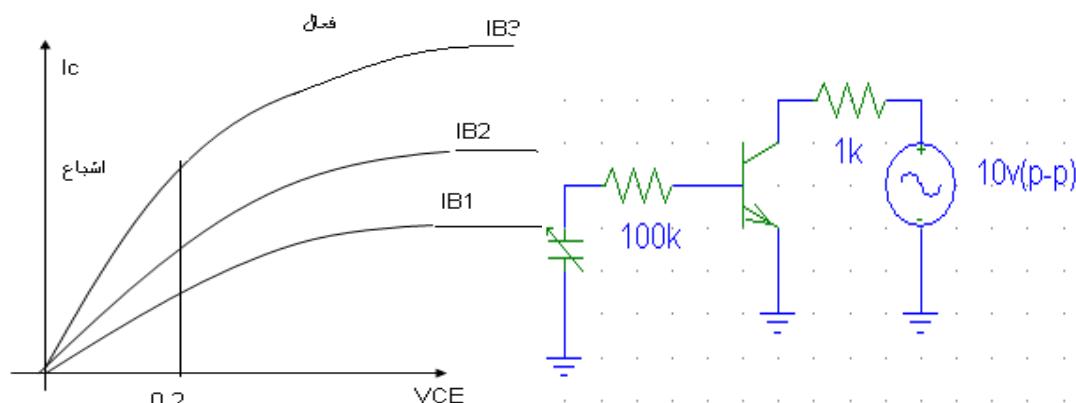


ترانزیستور سه پایه دارد، C,E,B. برای شناسایی این پایه ها اهم متر را در علامت دیود فرار داده و ثیم قرمز را در یکی از پایه ها ثابت و سیم سیاه را حرکت می دهیم. آن پایه ای که مقدار بیشتری را نشان دهد امیتروپایه ای که مقدار کمتر را نشان دهد کلکتور و پایه ثابت بیس می باشد.

$$V_{\gamma C} \leq V_{\gamma E}$$

$$V_{\gamma} = V_b = V_T \ln(N_A N_{D/n_i})^2$$

---) رسم مشخصه های الکتریکی (Ic=F(VcE))



مدار را مطابق شکل می بنديم، برای 3 جریان مختلف بیس منحنی $I_c = F(V_{CE})$ را رسم می کنیم، برای مشاهده منحنی جریان کلکتور بر حسب ولتاژ V_{CE} باید کانال X را بین E و C و کانال Y را بین Vs, C وصل کنیم، مد نمایش اسیلوسکوپ را در حالت Y-X قرار می دهیم.

---) مقدار β را برای سه جریان فوق به دست آورید.

$$I_C + I_B = I_E \quad r_\pi = \frac{V_T}{I_B} = \beta \frac{V_T}{I_C}$$

$$V_{BC} + V_{CE} = V_{BE}$$

شرط ناحیه فعال

$$I_C = \beta I_B, V_{CE} \geq 0.2$$

شرط ناحیه اشباع $VBE \leq 0.2$

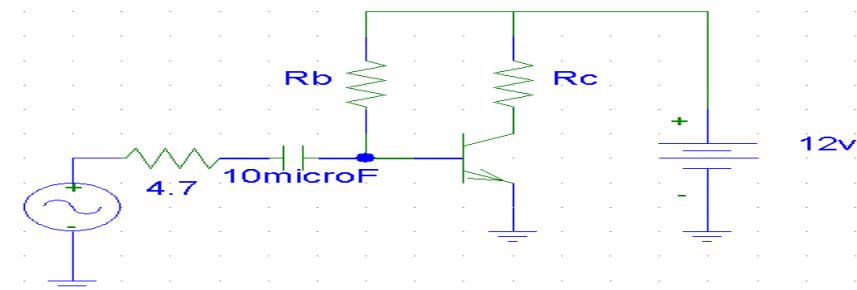
محاسبه:

$$\text{عملی} \quad V_B=1.3 \quad I_C=\beta I_B, \quad B=450 \quad \Rightarrow I_C = 450 \times 7.5 \mu A = 3.37 mA$$

$$I_B=7.5 \mu A \quad \text{ولتمتر} \quad I_E=62 \mu A \quad \text{ولتمتر} \quad I_C=3.6 mA$$

---) برای اندازه گیری پارامترهای دینامیک فوق مدار زیر را بسته و مقدار مقاومت h_{fe} را برای نقطه کار $I_C=6mA, V_{CE}=6v$ محاسبه کنید.

ابتدا بدون اعمال سیگنال ورودی نقطه کار مدار را تنظیم می کنیم و سپس ولتاژ سینوسی با دامنه $V_p-p=30mv$ به ورودی مدار اعمال می کنیم به نحوی که ولتاژ خروجی نیز سینوسی باشد با اندازه گیری ولتاژ متناظر $V_o, V_B, V_I, H_{fe}, H_{le}$ مقدار پارامترهای V_o, V_B, V_I را محاسبه کنید.



تست نقطه‌ی کار ترانزیستور.

$$-12 + 6 + R_c * 6mA = 0 \Rightarrow KVL(a): -V_{cc} + V_{cE} + R_c I_c = 0$$

$$R_c = 1k\Omega \Rightarrow$$

$$KVL(b): -V_{cc} + R_b I_b + V_{BE} = 0 \quad -12 + R_b (4mA / 450) + 0.7 = 0$$

$$\Rightarrow R_b = 850k\Omega$$

جريان کلکتور را از روی آمپر متر مشاهده می کنیم که برابر 6.5 میلی آمپر است و ولتاژ کلکتور-امیتر برابر 6.5 ولت که با توجه به صورت مساله نقطه کار به درستی تنظیم شده است.

بعد از اعمال سیگنال ورودی و تنظیم $V_p-p=30mv$ داریم:

$$V_{o,p-p} = 120mv \quad V_{omax} = 60mv$$

$$V_{i,p-p} = 30mv \quad V_{imax} = 15mv$$

$$V_{B,p-p} = 0.9mv \quad V_{Bmax} = 0.45mv$$

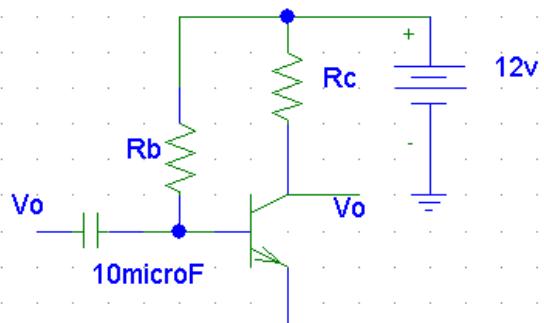
$$h_{ie} = \frac{\Delta V_{BE}}{\Delta I_B} \quad _{V_{CE}=cte} \quad \Rightarrow h_{ie} = \frac{3.6m - 1.4m}{20\mu - 10\mu} = 220$$

$$h_{fe} = \frac{\Delta I_C}{\Delta I_B} \quad _{V_{CE}=cte}$$

آزمایش چهارم:

پایداری حرارتی ترانزیستور(امیتر مشترک)

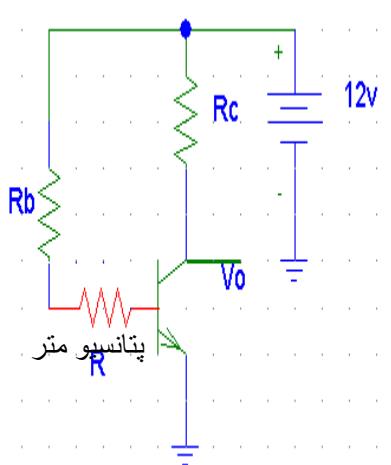
ابتدامدار ساده یک تقویت کننده امیتر مشترک را مورد بررسی قرار می دهیم(قبل از شروع آزمایش مقدار بیانی ترانزیستور اندازه گیری می کنیم) بین منظور مقدار مقاومتهای R_b, R_c را برای نقطه کار $I_c=1\text{mA}$, $V_{CE}=6\text{v}$ محاسبه می کنیم. برای موج سینوسی با فرکانس 1kH ولتاژ مقدار ماکریتم سیگنال خروجی را تعیین می کنیم.(V_{max}).



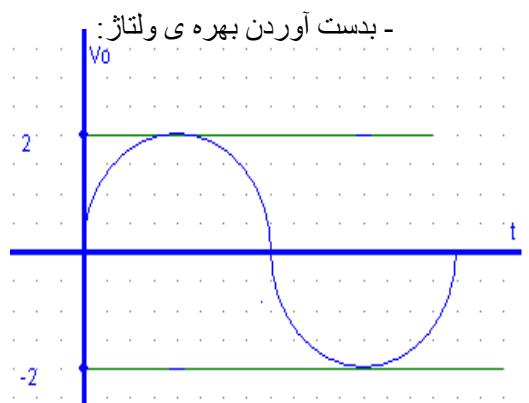
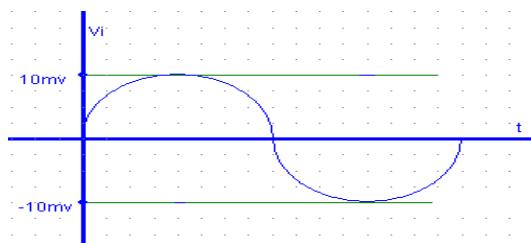
$$\begin{aligned} \text{نیست نقطه کار: } & \beta = 250 \\ \text{بدون اعمال سیگنال ورودی: } & -V_{CC} + R_c I_c + V_{CE} = 0 \\ & -12 + R_c I_c + 6 = 0 \\ & R_c = 6\text{k}\Omega \\ I_B = 4\mu\text{A} \Rightarrow & I_c = \beta I_B \end{aligned}$$

$$\begin{aligned} -V_{CC} + R_b I_b + V_{BE} &= 0 \\ -12 + 4\mu\text{A} R_b + 0.7 &= 0 \\ R_b &= 2.8\text{M}\Omega \end{aligned}$$

حال بایاس ترانزیستور را نیست می کنیم،
داریم: $I_c=1\text{mA}$, $V_{CE}=6.5\text{v}$.
با توجه به صورت مساله نقطه کار به درستی بایاس شده است.



- برای تنظیم دقیق نقطه کار از پتانسیو متر استفاده می کنیم.



از لحظه عملی:

$$A_v = \frac{V_o}{V_i} = \frac{4}{0.02} = 200$$

$$R_{in} = \frac{V_2}{V_1 - V_2} R \Rightarrow R_{in} = 4.2k$$

از لحاظ تئوری:

$$Rin = R1 \parallel R2 \parallel (r\pi + (1 + \beta)RE)$$

$$Rin = (2.8M \parallel 6k \parallel 6.5k) \Rightarrow Rin = 3.6k$$

$$Av = \frac{Rc \parallel Rl}{RE + re} \xrightarrow{Rl=\infty} Av = 188$$

-- پیدا کردن Ro از لحاظ تئوری و عملی:

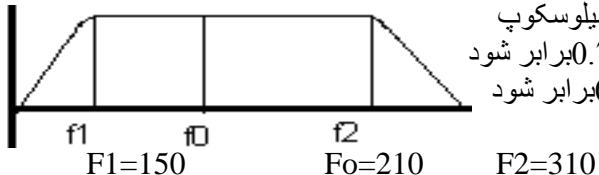
$$Ro = Rc = 6k\Omega \quad \text{تئوری:}$$

$V0$ بار، $V0$ دارای بار، $Ro = 4k$

$$Ro = \frac{V0 - V0}{V0} \times Rl \Rightarrow Ro = \frac{4 - 2.5}{1.5} \times 4 = 6.6k\Omega$$

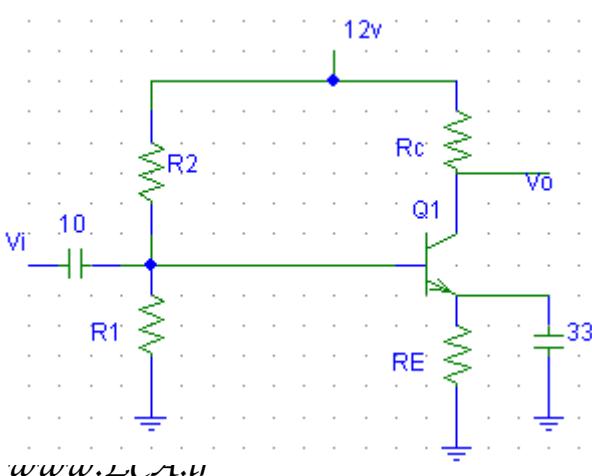
-- تعیین فرکانس قطع پایین و بالا:

برای به دست آوردن فرکانس قطع، فرکانس اسیلاتور را تا حدی تغییر می دهیم که
آن 0.7 برابر مراکزیم مقداری که در اسیلوسکوپ مشاهده شد، گردد. اگر فرکانس را کم کنیم 0.7 برابر شود آنرا فرکانس قطع پایین و اگر زیاد کنیم 0.7 برابر شود آنرا فرکانس قطع بالا گویند.



طرح مدار تقویت کننده با پایداری حرارتی:

بدین منظور مدار زیر را در نظر گرفته مقدار مقاومتهای $R1, R2, R3, RE$ را برای نقطه کار $Ic=1mA, V_{CE}=6v$ محاسبه می کنیم.



$$B=417, RE=1k\Omega$$

$$\text{Kvl: } -Vcc + R_c I_c + V_{CE} + R_E I_E = 0$$

$$R_c = 5k\Omega$$

$$R2 = \frac{\beta RE}{10} \Rightarrow R2 = 41k\Omega$$

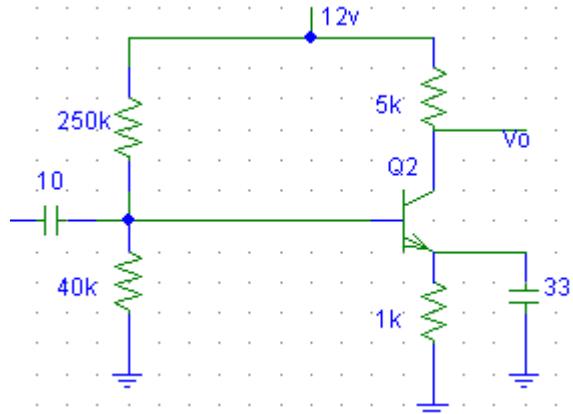
$$r = R1 \parallel R2, s = 1 + \beta RE / (RE + r)$$

$$\Rightarrow R1 = 250k\Omega$$

برای محاسبه مقاومت ورودی دلریم:

$$R_{in} = R_{in} = \frac{V_2}{V_1 - V_2} \times R \Rightarrow R_{in} = 34$$

برای افزایش پایداری حرارتی مدار را به صورت زیر می‌بندیم، حال با نزدیک کردن هویه مشاهده می‌کنیم که ولتاژ کلکتور-امپیتر تغییر چندانی نمی‌کند، در حقیقت این مدار در برابر تغییرات حرارتی پایداری دارد.
 $V_{CE}=6v, I_c=1mA$



در تحلیل dc مدار فوق ولتاژ کلکتور-امپیتر برابر 6 ولت و جریان کلکتور برابر 1 میلی آمپر است.